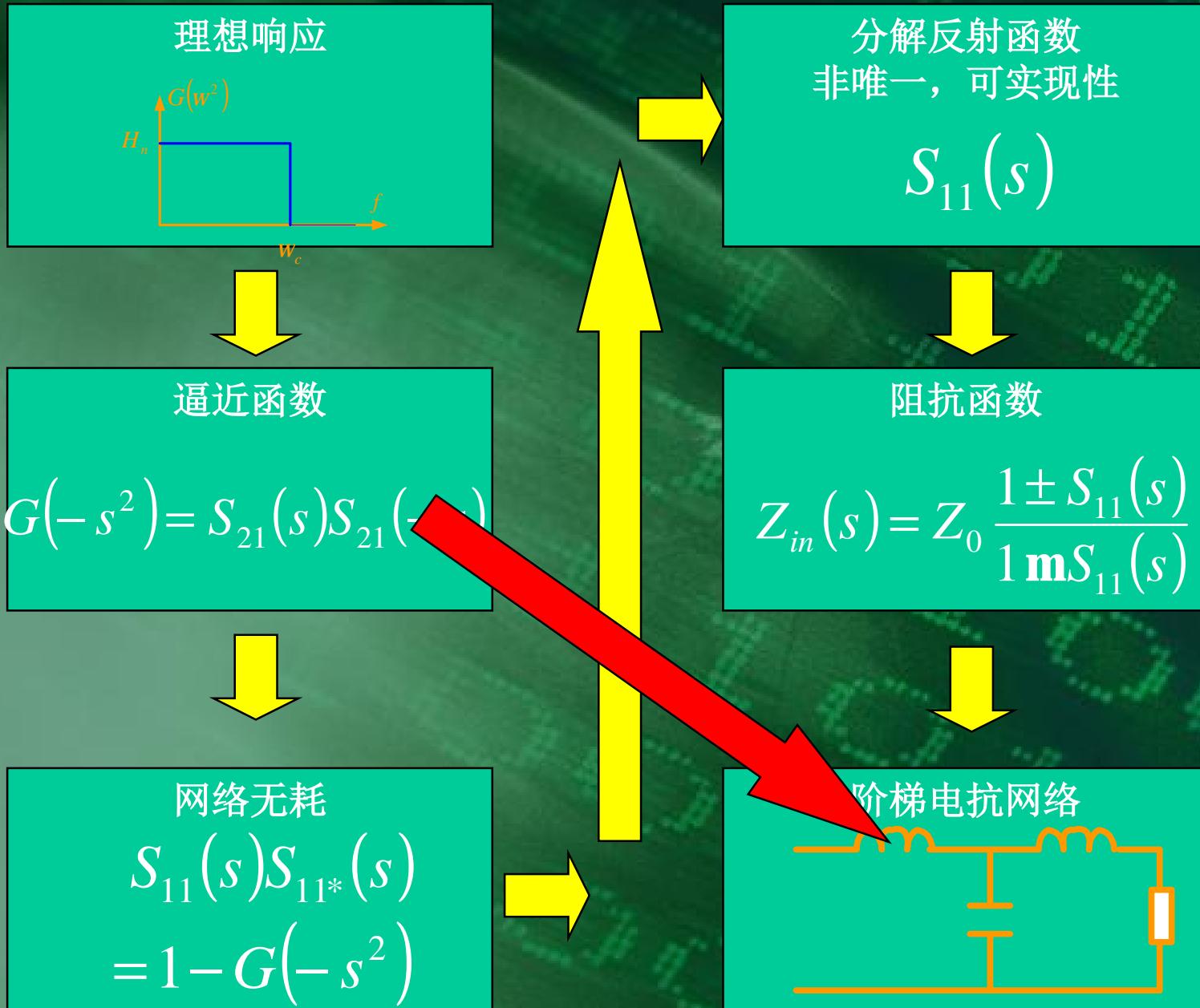


# 16. 低通原型和滤波器原理 电路综合

西安电子科技大学，电子工程学院  
苏 涛



# 16. 低通原型和滤波器原理电路综合

一、低通原型及元件值

二、阻抗变换和频率变换

# 16. 低通原型和滤波器原理电路综合

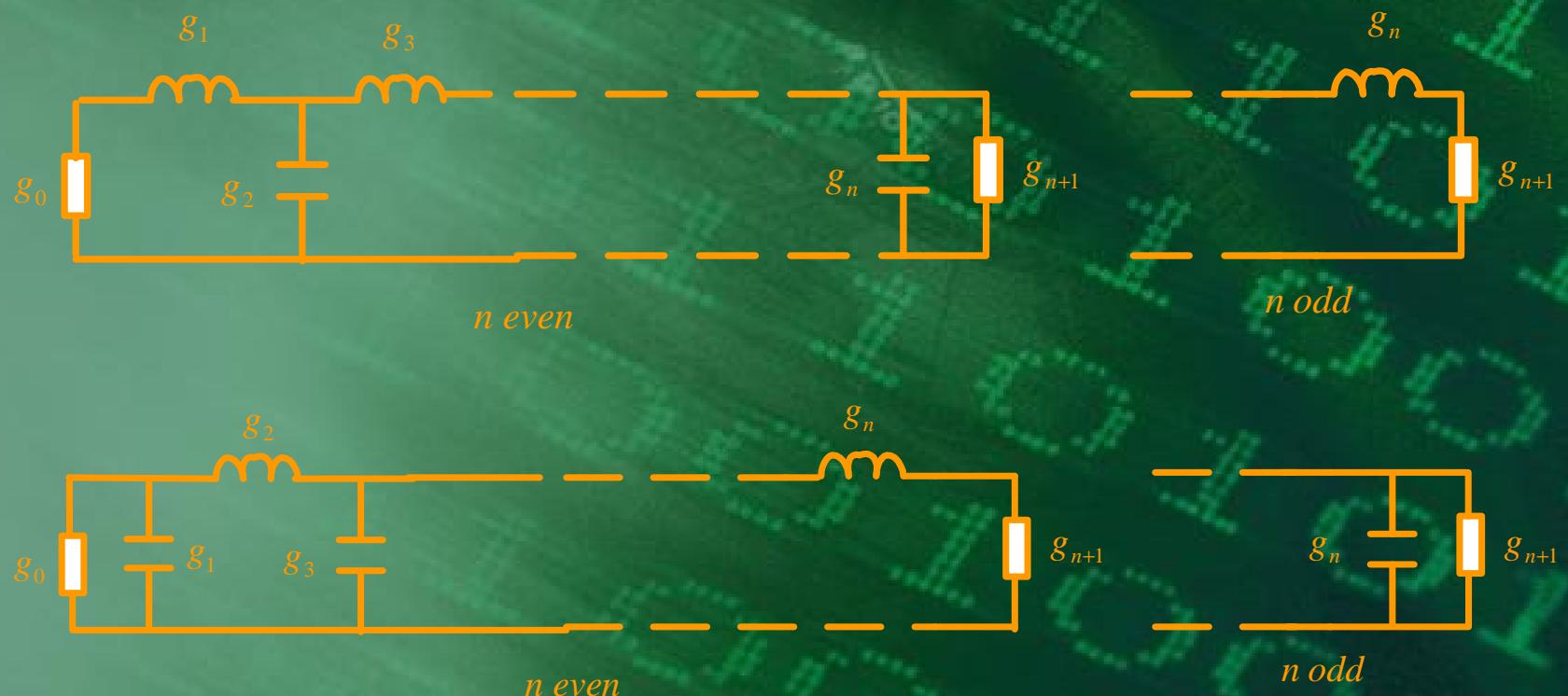
一、低通原型及元件值

二、阻抗变换和频率变换

## 低通原型电路：特定低通电路

阻抗归一：特性阻抗为1；

频率归一：截止频率为1；



$$g_k \Big|_{k=1,2,\mathbf{L}_n} = \begin{cases} \text{串联电感值} \\ \text{并联电容值} \end{cases}$$

$$g_0 = \begin{cases} \text{源电阻 } R'_0, \text{ 若 } g_1 = C'_1 \\ \text{源电导 } G'_0, \text{ 若 } g_1 = L'_1 \end{cases}$$

$$g_{n+1} = \begin{cases} \text{负载电阻 } R'_{n+1}, \text{ 若 } g_n = C'_n \\ \text{负载电导 } G'_{n+1}, \text{ 若 } g_n = L'_n \end{cases}$$

阻抗归一  $g_0 = 1$  ; 频率归一  $w'_c = 1$

## Butterworth低通原型的元件值

$$g_0 = 1.0$$

$$g_k = 2 \sin \left[ \frac{(2k-1)p}{2n} \right], k = 1, 2, \dots, n$$

$$g_{n+1} = 1.0$$

帶外衰減:  $\bar{W} = \bar{W}_s > 1$

$$L_B > AL$$

$$n = \text{int} \left[ \frac{\log \left( 10^{\frac{AL}{10}} - 1 \right)}{2 \log \bar{W}_s} \right] + 1$$

## Chebyshev低通原型的元件值

$$g_0 = 1.0$$

$$g_1 = 2 \frac{a_1}{g}$$

$$g_k = \frac{4a_{k-1}a_k}{b_{k-1}g_{k-1}}, \quad k = 2, 3, \dots, n$$

$$g_{n+1} = \begin{cases} 1 & , \quad n \text{ odd} \\ \coth^2\left(\frac{b}{4}\right) & , \quad n \text{ even} \end{cases}$$

其中，
$$b = \ln\left(\coth\frac{L_{Ar}}{17.37}\right)$$

$$g = \sinh\left(\frac{b}{2n}\right)$$

$$a_k = \sin\left[\frac{(2k-1)p}{2n}\right], \quad k=1,2,\dots,n$$

$$b_k = g^2 + \sin^2\left(\frac{kp}{n}\right), \quad k=1,2,\dots,n$$

当  $\bar{W} = \bar{W}_s > 1$  时，要求  $L_s > L_{As}$  ，

其中  $L_{Ar}$  分贝波纹

$$e = \sqrt{10^{\frac{L_{Ar}}{10}} - 1}$$

$$n = \text{int} \left[ \frac{ch^{-1} \sqrt{\frac{10^{\frac{L_{As}}{10}} - 1}{10^{\frac{L_{Ar}}{10}} - 1}}}{ch^{-1} \bar{W}_s} \right] + 1$$

讨论：

## 1、归一化思想

低通、带通、高通 → 低通

低通 → 低通原型

2、 $n$ 较小时， $(n+1)$ 阶比 $n$ 阶变化大；

$n$ 较大时， $(n+1)$ 阶比 $n$ 阶变化小；

3、 $n > 15$ 的设计是罕见的。

如 $n=18$ ，取 $n=14$ ，中间断开，重复g6和g7两次即可。

【例】Cheyshev响应  $L_{Ar} = 0.1dB$

$$\bar{W}_s = 2, L_{As} \geq 40dB$$

解：求n

$$n = \text{int} \left[ \frac{ch^{-1} \sqrt{\frac{10^{0.1L_{As}} - 1}{10^{0.1L_{Ar}} - 1}}}{ch^{-1} \bar{W}_s} \right] + 1$$

取n=6；

注意到偶数阶Chebyshev综合不对称，一般取  
n=7；

查表得到，带内波纹0.1dB，n=6时，元件值

$g_0$	$g_1$	$g_2$	$g_3$	$g_4$	$g_5$	$g_6$	$g_7$
1.0 81	1.16 39	1.40 62	2.05 62	1.51 70	1.90 29	0.86 18	1.35 54

网络非对称，最后元件值不为1，意味着负载不等于特性阻抗，这与一般工程不符。

查表得到，带内波纹0.1dB，n=7时，元件值

g0	g1	g2	g3	g4	g5	g6	g7	g8
1.0	1.18	1.42	2.09	1.57	2.09	1.42	1.18	1.0
	11	28	66	33	66	28	11	

网络对称，最后元件值为1，意味着负载等于特性阻抗。

# 16. 低通原型和滤波器原理电路综合

一、低通原型及元件值

二、阻抗变换和频率变换

低通原型  
(阻抗归一  
频率归一)

阻抗变换

$$1 \rightarrow Z_0$$

Impedance scaling  
element transformation

频率变换  
低通原型  $\rightarrow$  低通、带通等

Frequency mapping  
Frequency transformation

## 1. 阻抗变换

原则上，同时做以下阻抗变换，滤波网络响应无变化

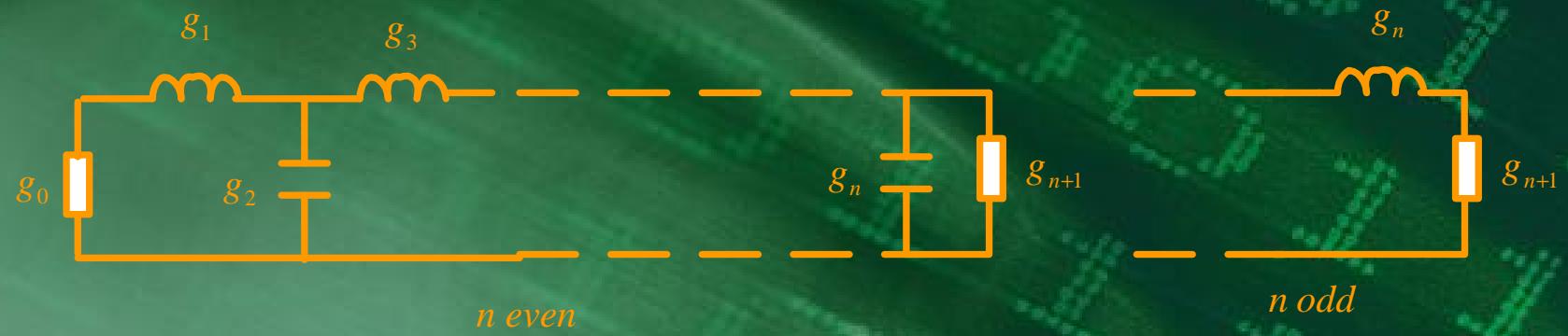
$$L \rightarrow g_0 L$$

$$R \rightarrow g_0 R$$

$$C \rightarrow C/g_0$$

$$G \rightarrow G/g_0$$

## 2. 低通变换



已知低通电抗阶梯网络阻抗函数为

$$Z_{in}(s) = L_1 s + \frac{1}{C_2 s + \frac{1}{L_3 s + \dots + \frac{1}{M}}}$$

同时进行阻抗归一和频率归一，则为

$$\begin{aligned}\bar{Z}_{in}(\bar{s}) &= \frac{Z_{in}(s)}{Z_0} = \frac{L_1 W_c}{Z_0} \cdot \frac{s}{W_c} + \frac{1}{C_2 Z_0 W_c \frac{s}{W_c} + O} \\ &= \bar{L}_1 \bar{s} + \frac{1}{\bar{C}_s \bar{s} + O} \\ &\quad + \frac{1}{\bar{M}}\end{aligned}$$

即，归一化

$$\left\{ \begin{array}{l} \bar{L}_i = \frac{L_i W_c}{Z_0} \\ \bar{C}_i = C_i W_c Z_0 \\ \bar{r}_l = r_l / Z_0 \end{array} \right.$$

显然，反归一化

$$\left\{ \begin{array}{l} L_i = \frac{\bar{L}_i Z_0}{W_c} \\ C_i = \frac{\bar{C}_i}{W_c Z_0} \\ r_l = \bar{r}_l Z_0 \end{array} \right.$$

即，由低通原型元件值到任意低通的变换

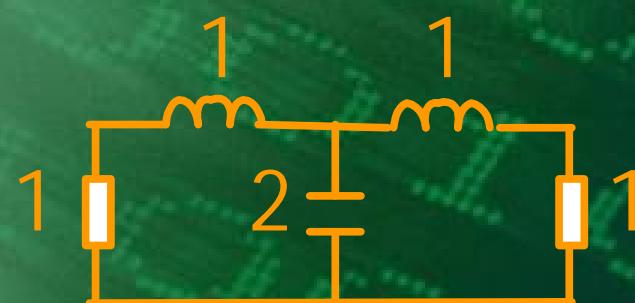
$$\left\{ \begin{array}{l} L = \frac{Z_0 g}{W_c} \\ C_i = \frac{g}{W_c Z_0} \\ R = g_0 Z_0 \quad (G = g_0 / Z_0) \end{array} \right.$$

## 【例】3阶Butterworth低通滤波器设计，要求

$$f_c = 2\text{GHz}, Z_0 = 50\Omega$$

解：查表得到3阶Butterworth低通原型的元件值

g0	g1	g2	g3	g4
1.0	1.0	2.0	1.0	2.0

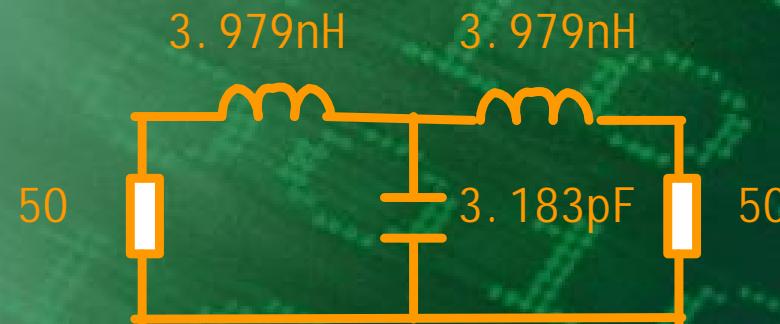


# 反归一

$$L_1 = \frac{Z_0 g_1}{w_c} = \frac{50 * 1}{2\pi * 2 * 10^9} = 3.979nH$$

$$C_2 = \frac{g_2}{w_c Z_0} = \frac{2}{2\pi * 2 * 10^9 * 50} = 3.183pF$$

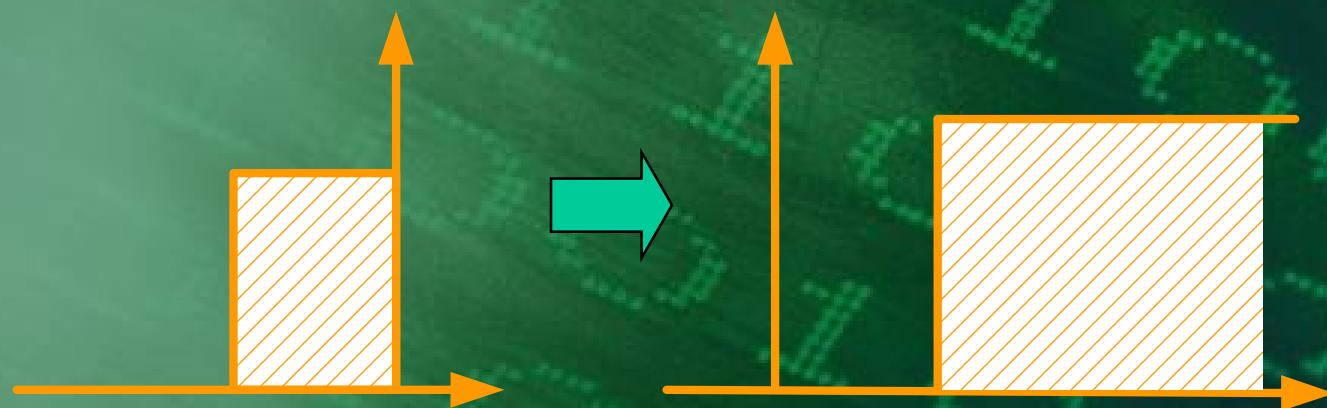
$$L_3 = L_1 = 3.979nH$$



### 3. 低通到高通

低通原型  $w'$  ; 濾波网络  $w$

$$\begin{cases} w' = \infty & w = 0 \\ w' = -1 & w = W_c \\ w' = 0 & w = \infty \end{cases}$$

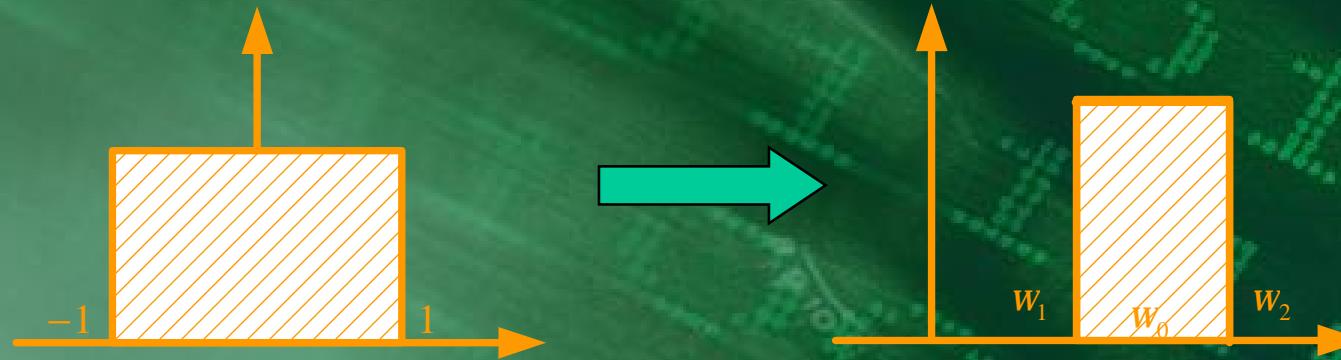


低通原型中的电感→高通中的电容

低通原型中的电容→高通中的电感

$$\begin{cases} C = \frac{1}{w_c} \frac{1}{Z_0 g} & g \text{ 表示电感} \\ L = \frac{1}{w_c} \frac{Z_0}{g} & g \text{ 表示电容} \end{cases}$$

#### 4. 低通到带通



$$\begin{cases} w' = -\infty & W = 0 \\ w' = -1 & W = w_1 \\ w' = 0 & W = w_0 \\ w' = 1 & W = w_2 \\ w' = \infty & W = \infty \end{cases}$$

得到归一化公式

$$w' = \frac{1}{FBW} \left( \frac{w}{w_0} - \frac{w_0}{w} \right)$$

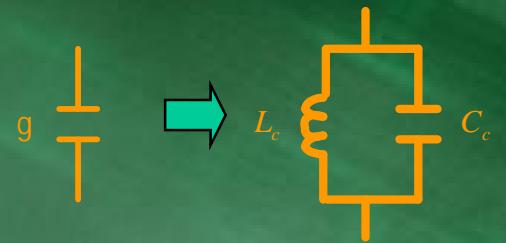
$$FBW = \frac{w_2 - w_1}{w_0}$$

低通原型中的电感→带通中的串联谐振

低通原型中的电容→带通中的并联谐振



$$\left\{ \begin{array}{l} L_s = \frac{Z_0 g}{FBW \cdot w_0} \\ C_s = \frac{FBW}{w_0 \cdot g \cdot Z_0} \end{array} \right. \quad L_s C_s = 1/w_0^2$$



$$\left\{ \begin{array}{l} L_c = \frac{FBW \cdot Z_0}{g \cdot W_0} \\ C_c = \frac{g}{W_0 \cdot FBW \cdot Z_0} \end{array} \right. \quad L_c C_c = 1/W_0^2$$

**【例】 $f_0=900\text{MHz}$ ,  $\text{BW}=10\text{MHz}$ ;**

$\Delta f=20\text{MHz}$ 时,  $L_{as}>30\text{dB}$ ; Butterworth响应

解:

$$FBW = \frac{10}{900} = 0.0111$$

$$w' = \frac{1}{FBW} \left( \frac{w}{w_0} - \frac{w_0}{w} \right)$$

带外衰减要求**880MHz, 920MHz**时,

$$f_{s1} = -4.045$$

$$f_{s2} = -3.9565$$

归一化带宽**10MHz**, 带外衰减位置一般就取4;

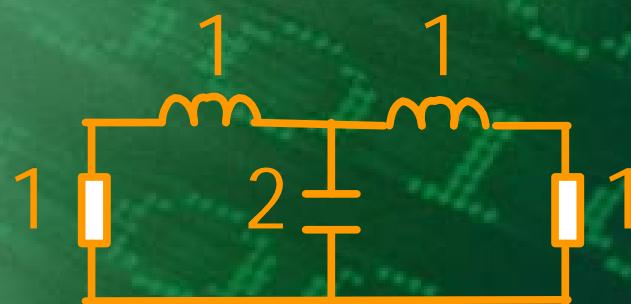
由带外衰减指标确定阶数n

$$n \geq \frac{\log(10^{0.1L_{As}} - 1)}{2 \log w_s} = 2.49$$

取n=3.

查表得到3阶Butterworth低通原型的元件值

g0	g1	g2	g3	g4
1.0	1.0	2.0	1.0	2.0



$$\left\{ \begin{array}{l} L_{s1} = \frac{Z_0 g}{FBW \cdot W_0} = \frac{50 * 1}{0.0111 * 2p * 0.9 * 10^9} = 795.77 nH \\ C_{s1} = \frac{FBW}{W_0 \cdot g \cdot Z_0} = \frac{0.0111}{2p * 0.9 * 10^9 * 1 * 50} = 0.0393 pF \end{array} \right.$$

$$\left\{ \begin{array}{l} L_c = \frac{FBW \cdot Z_0}{g \cdot W_0} = \frac{0.0111 * 50}{2 * 2p * 0.9 * 10^9} = 0.004912 nH \\ C_c = \frac{g}{W_0 \cdot FBW \cdot Z_0} = \frac{2}{2p * 0.9 * 10^9 * 0.0111 * 50} = 636.6 pF \end{array} \right.$$

$$\left\{ \begin{array}{l} L_{s1} = 795.77 nH \\ C_{s1} = 0.0393 pF \end{array} \right.$$

